

## НАУЧНО-НАСТАВНОМ ВЕЋУ ЕЛЕКТРОТЕХНИЧКОГ ФАКУЛТЕТА У БЕОГРАДУ

У својству чланова комисије по расписаном конкурс за избор асистента са пуним радним временом за област Рачунарска техника и информатика, одређене на седници Изборног већа Електротехничког факултета од 24. априла 2012. године, имамо част да поднесемо следећи

### ИЗВЕШТАЈ

На расписани конкурс за асистента, објављен 25. априла 2012. године, пријавио се само један кандидат, дипл. инж. Саша Стојановић, који је приложио своју радну биографију и списак радова.

#### 1. Биографски подаци

Саша Стојановић је рођен 27. септембра 1982. године у Фочи, где је завршио основну и први разред средње школе. Даље школовање наставио је у Математичкој гимназији у Београду. За време основног и средњег школовања учествовао и освајао награде на многобројним такмичењима из математике, физике и информатике, међу којима су и два међународна такмичења светског ранга. Електротехнички факултет у Београду уписао је 2001. године као 35. на ранг листи. Саша Стојановић припада малобројној групи студената који су Електротехнички факултет завршили за мање од 5 година, положивши сваки испит у првом испитном року. Дипломирао је 15. маја 2006. године на Одсеку за рачунарску технику и информатику, са просечном оценом 9,64. Дипломски рад под називом "Оперативни систем за фамилију микроконтролера МСП430х44х" одбранио је са оценом 10. Докторске студије уписао је у фебруару 2008. године на Смеру рачунарска техника и информатика, где је до сада положио све стручне испите са просечном оценом 10.

Од септембра 2006. године ангажован је при Катедри за рачунарску технику и информатику, где је 22. јануара 2007. изабран у звање сарадника у настави, након чега је 06. априла 2009. изабран у звање асистента. У претходном периоду је држао вежбе из предмета Програмирање 1, Програмирање 2, Оперативни системи 1, Оперативни системи 2, Системско програмирање, Микропроцесорски системи и Рачунарски ВЛСИ системи. Поред наведених предмета, у првој години је био ангажован и за потребе држања вежби из предмета Експертски системи и изборног предмета Инфраструктура за електронско пословање.

#### 2. Научно-стручна делатност

Дипл. инж. Саша Стојановић је коаутор два рада на међународним конференцијама и једног рада на домаћој конференцији. Учествовао је на неколико пројеката који су се односили на развој софтверских пакета и реверзни инжењеринг.

##### Радови саопштени на скуповима међународног значаја

- 1.1. **Stojanović,S., Furlan,B., Tomašević,M., Milutinović,V.,** " An Overview of Concurrency Support in Accessing Shared Data in SMPs", Proc. 4th ACACES (Advanced Computer Architecture and Compilation for Embedded Systems) (2008) 67-70.
- 1.2. **Stojanović,S., Bojić,D., Bojović,M., Valero,M., Milutinović,V.,** "A Comparative Study of Selected Hybrid and Reconfigurable Architectures", IEEE International Conference on Industry Technology (2012).

##### Радови саопштени на скуповима националног значаја

- 2.1. **Stojanović,S., Bojić,D., Milutinović,V.,** "A comparative evaluation of open source tools for multicore and reconfigurable architectures", Telekomunikacioni forum - TELFOR (2011).

##### Пројекти

- 2.1. **Cvetanović,M., Stojanović,S., Rajović,V.,** "Reverzni inženjering algoritma kompresije za modem", za Britanski telekom , UK, 2008.
- 2.2. **Cvetanović,M., Stojanović,S., Radivojević,Z.,** "Analiza ARM koda za prepoznavanje dodira više prstiju na touchpad", 2009.
- 2.3. **Cvetanović,M., Stojanović,S., Radivojević,Z.,** "Analiza AVR koda za prepoznavanje dodira do dva prsta na touchscreen", 2010.

##### Završeni stručni kursevi

- 3.1. **Josep Torrellas,** "Multiprocessor Architectures for Speculative Multithreading", ACACES (Advanced Computer Architecture and Compilation for Embedded Systems) Summer School, L'Aquila, Italy, 2008.
- 3.2. **Dean Tullsen,** "Multithreaded and Multicore processors", ACACES (Advanced Computer Architecture and Compilation for Embedded Systems) Summer School, L'Aquila, Italy, 2008.
- 3.3. **Luca Benini,** "Communication-dominated architectures: toward Networks on Chip", ACACES (Advanced Computer Architecture and Compilation for Embedded Systems) Summer School, L'Aquila, Italy, 2008.
- 3.4. **Christos Kozyrakis,** "Transactional Memory: Concepts, Implementations, and Opportunities", ACACES (Advanced Computer Architecture and Compilation for Embedded Systems) Summer School, L'Aquila, Italy, 2008.

##### Анализа радова

На основу свега наведеног, дипл.инж. Саша Стојановић је показао склоност и способност за самосталан и креативан научни и стручни рад.

#### 3. Наставна делатност

Дипл. инж. Саша Стојановић је држао вежбе на редовним студијама из следећих предмета:

- Програмирање 1 (ЕТФ – ИР),
- Програмирање 2 (ЕТФ – ИР),

- Оперативни системи 1 (ЕТФ – ИР и СИ),
- Оперативни системи 2 (ЕТФ – ИР и СИ),
- Системско програмирање (ЕТФ – ИР),
- Системски софтвер (ЕТФ – СИ),
- Микропроцесорски системи (ЕТФ – ИР и СИ),
- Рачунарски ВЛСИ системи (ЕТФ – ИР),
- Експертски системи (ЕТФ – ИР),
- Инфраструктура за електронско пословање (ЕТФ – СИ).

Дипл. инж. Саша Стојановић је био члан неколико комисија за одбрану дипломских радова.

Наставне, педагошке и остале школске делатности кандидат обавља савесно, успешно и квалитетно. Добро саобраћа са студентима.

#### 4. Закључак и предлог

На конкурс за избор асистента са пуним радним временом за област Рачунарска техника и информатика јавио се само један кандидат, Саша Стојановић, дипл. инж. електротехнике. Из документације коју је приложио, Комисија констатује да кандидат испуњава све законске, формалне и суштинске услове наведене у конкурсу, као и све критеријуме који се уобичајено примењују приликом избора на Електротехничком факултету у Београду.

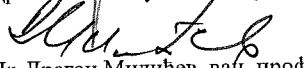
У свом досадашњем раду на Електротехничком факултету у Београду кандидат је показао да поседује високе квалитете за педагошки рад, као и склоност и способност за научни рад. Потписници овог реферата познају дипл. инж. Сашу Стојановића као вредног, педантног и поузданог сарадника, који се успешно развија у свестрану универзитетску личност.


Комисија има задовољство и част да предложи Изборном већу Електротехничког факултета да дипл. инж. Сашу Стојановића изабере у звање асистента са пуним радним временом за област Рачунарска техника и информатика.

У Београду, 12. фебруара 2013. године.

Чланови Комисије:

  
Др Вељко Милутиновић, ред. проф.

  
Др Драган Милићев, ван. проф.

  
Др Боривој Лазин, ред. проф. у пензији